

素子形式	D1UEP-11-	器具番号		製造番号	000000
------	-----------	------	--	------	--------

4. 位相特性

(試験条件) V_{ac} 、 V_{ba} 、 V_{cb} =110V V_o =最小整定×110%

相	整定		判定基準
	Lead	Lag	
V_{ac}	°	°	Lead $52^\circ \pm 5^\circ$ Lag $70^\circ \pm 5^\circ$
V_{ba}	°	°	
V_{cb}	°	°	
許容誤差範囲	47 ~ 57°	65 ~ 75°	

※各対象となる相の電圧のみ入力して試験を行う。

[共通項目]

1. 負担

判定基準: 公称値の110%以内

回路	定格	公称値	測定値	測定値	判定
VT二次回路	AC110 V	0.1 VA	V_{ac}	mA	VA
			V_{ba}	mA	VA
			V_{cb}	mA	VA
EVT三次回路		0.3 VA	mA	VA	
制御電源	DC110 V	5 W	mA	W	

但しVT二次の測定は相電圧で測定しています。測定電流値×63.5V=負担(VA)

2. 電源開閉試験 制御電源入切、低下、上昇にて不動作を確認する。

判定

3. 強制動作試験 強制動作にて表示、接点出力を確認する。

判定

4. ランプテスト ランプテストにてパネル表示を確認する。

判定

5. 自動監視試験 常時監視異常検出動作、点検動作にて異常の無い事を確認する。

判定